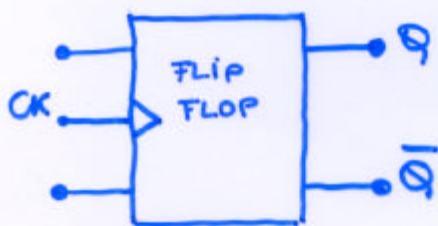


# Flip - Flop

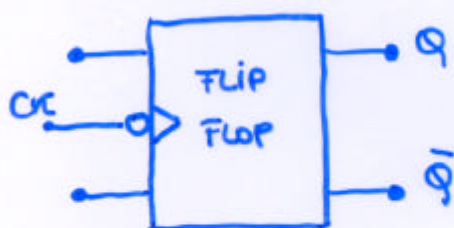
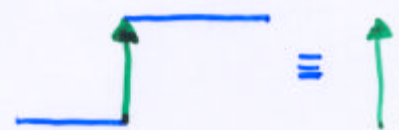
LATCH: circuiti sequenziali che cambiano gli stati logici di uscita negli istanti di tempo in cui avvengono le transizioni dei segnali in ingresso. → **ASINCRONI**

FLIP-FLOP: circuiti sequenziali nei quali la modifica degli stati logici in uscita avviene solo in istanti di tempo determinati dal segnale di clock  
↳ **SINCRONI**

- **EDGE TRIGGERED** (segnale in ingresso è campionato solo sul fronte di commutazione del clock)



ATTIVO SUL FRONTE DI SALITA



ATTIVO SUL FRONTE DI DISCESA



- **LEVEL TRIGGERED** (il dato in ingresso è riportato in uscita per tutto il tempo in cui il segnale di clock è al livello logico alto o basso)

