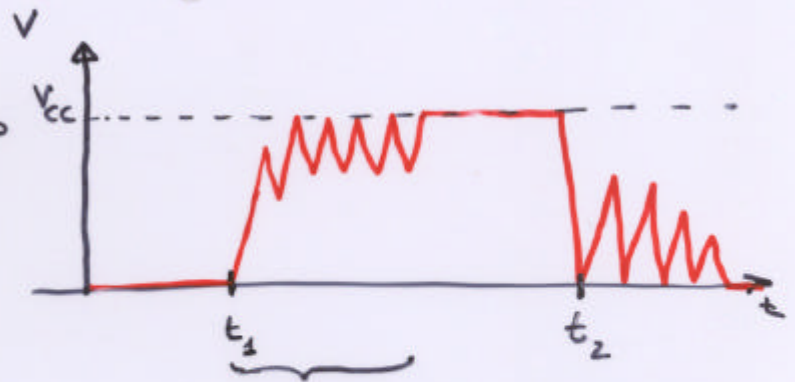
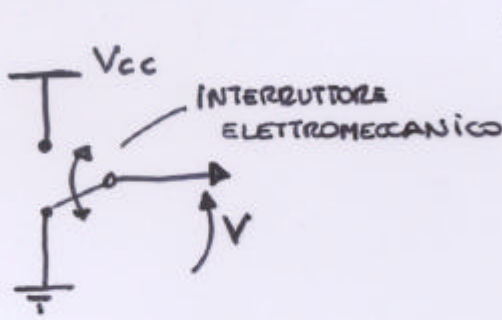


# ESEMPIO DI UTILIZZO DI UN LATCH SR : CIRCUITO "ANTIRIMBALZO" (DEBOUNCING)

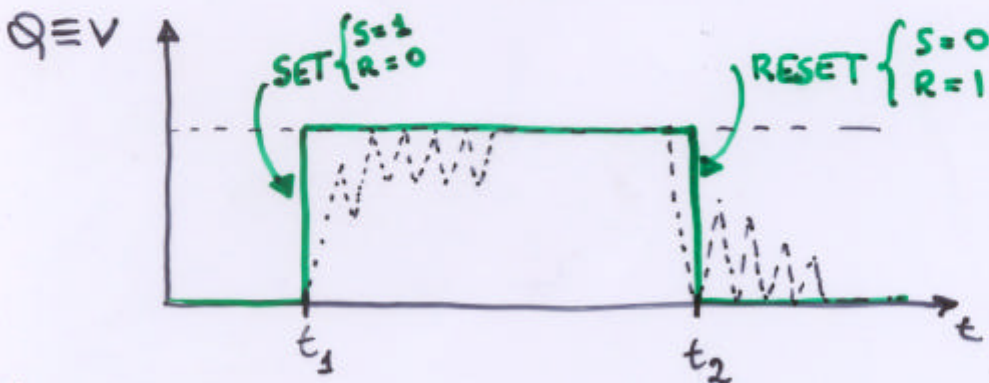
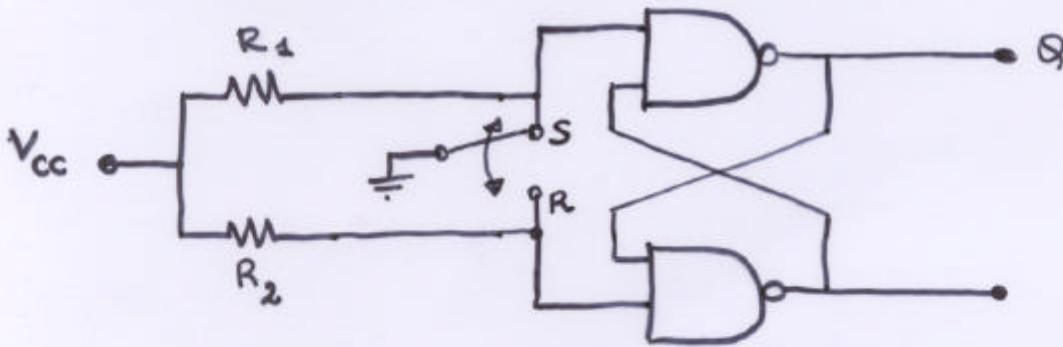


tempo di assestamento  
Tipico  $\approx 10-20$  ms

↳ commutazioni multiple possono essere interpretate come impulsi in successione  $\Rightarrow$  errori di funzionamento



inseriamo un latch S-R con il comando elettromeccanico ed il circuito che deve essere comandato:



↳ grazie al latch SR, si elimina ogni tipo di rimbalzo