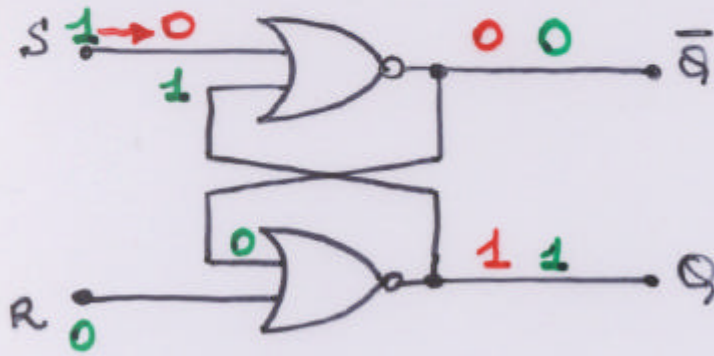


# LATCH SET-RESET (S-R)

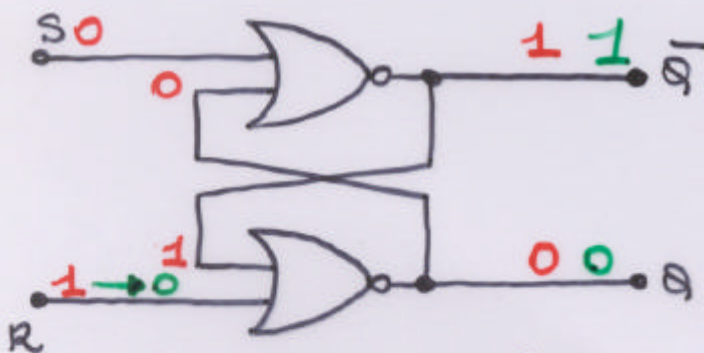
È il circuito logico più semplice che consente di MEMORIZZARE UN DATO (1 bit).

Come funziona?



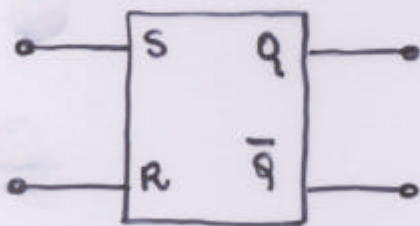
SET }  $S = 1$   
 $R = 0$

↳ anche quando l'ingresso di SET ritorna al livello logico basso le uscite Q e  $\bar{Q}$  non cambiano



RESET }  $S = 0$   
 $R = 1$

↳ anche quando l'ingresso di RESET ritorna al livello logico basso le uscite Q e  $\bar{Q}$  non cambiano



S	R	Q	$\bar{Q}$
0	0	Q	$\bar{Q}$
1	0	1	0
0	1	0	1
1	1	?	?

HOLD !!

SET

RESET

DA EVITARE