

Circuiti SEQUENZIALI

Sono circuiti logici le cui uscite dipendono non solo dagli ingressi presenti in quel momento, ma anche dalla storia passata degli ingressi



per presentare stati logici in uscite dipendenti anche da grandezze logiche applicate in tempi precedenti a quello in esame, i circuiti sequenziali devono contenere **ELEMENTI DI MEMORIA**:

① circuiti BISTABILI (LATCH = CHIAVISTELLO)

può presentare due possibili stati stabili in dipendenza della memorizzazione di uno dei due livelli logici possibili (1,0) e rimane in ognuno di questi stati dopo l'evento di "apertura" o "chiusura" effettuato

② MEMORIE

possiamo memorizzare un dato in un condensatore: se il condensatore è carico rappresenta un livello logico alto, se il condensatore è scarico un livello logico basso.