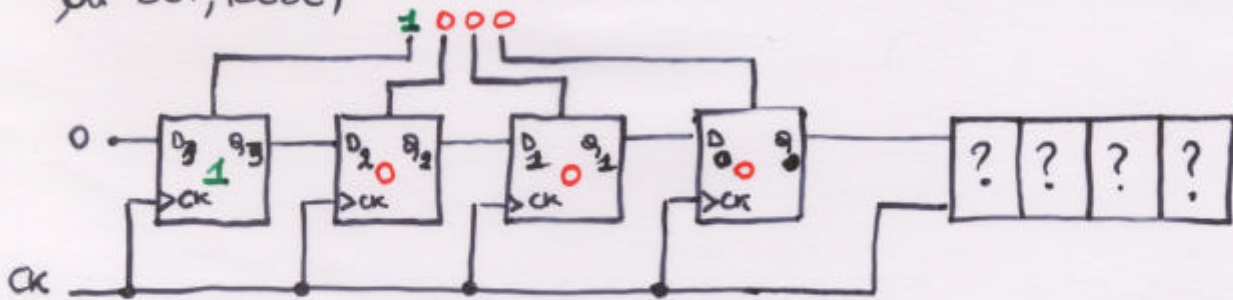
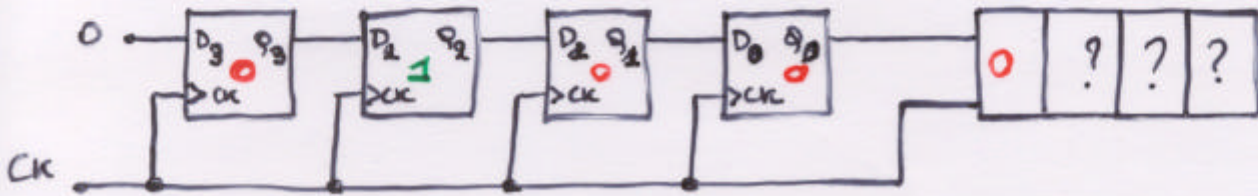


# REGISTRO A SCORRIMENTO A 4 BIT (PISO)

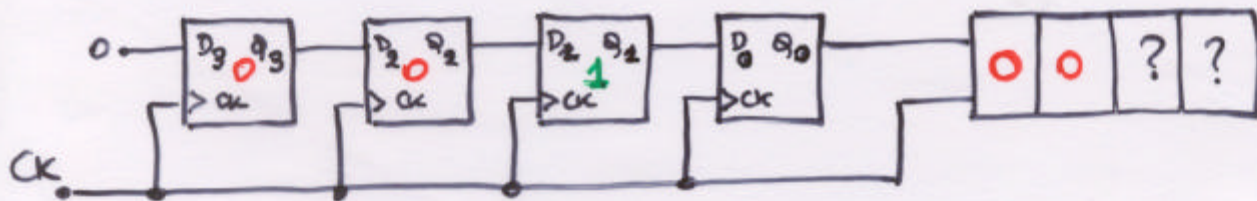
Utilizza flip-flop di tipo D con anche ingressi asincroni di SET, RESET



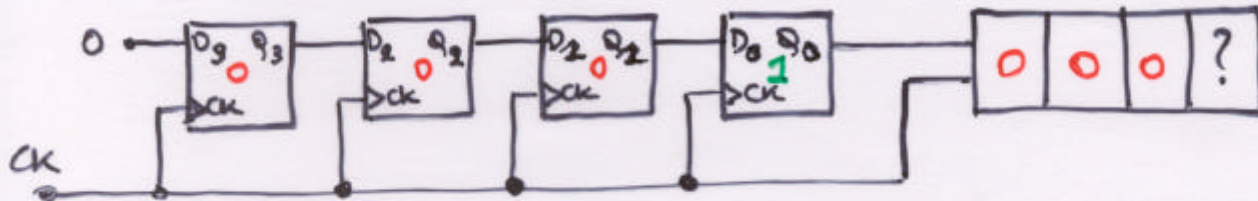
CARICAMENTO del registro con la parola 1000 attraverso gli ingressi asincroni di set e reset



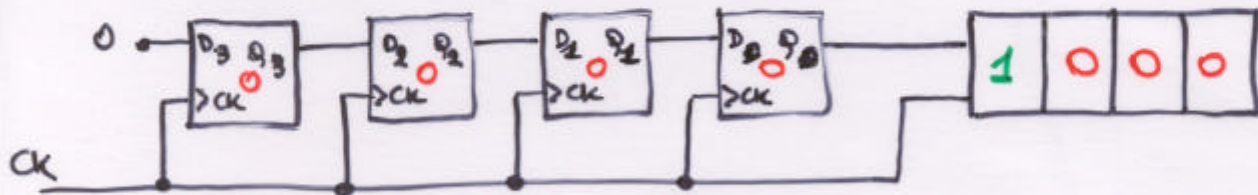
1 PRIMO COLPO DI CLOCK



2 SECONDO COLPO DI CLOCK



3 TERZO COLPO DI CLOCK



4 QUARTO COLPO DI CLOCK

La parola di 4 bit è fornita in modo seriale in uscita dopo 4 impulsi di clock  $\Rightarrow$  TEMPO DI TRANSITO NEL REGISTRO  $4 \cdot P_{ck}$