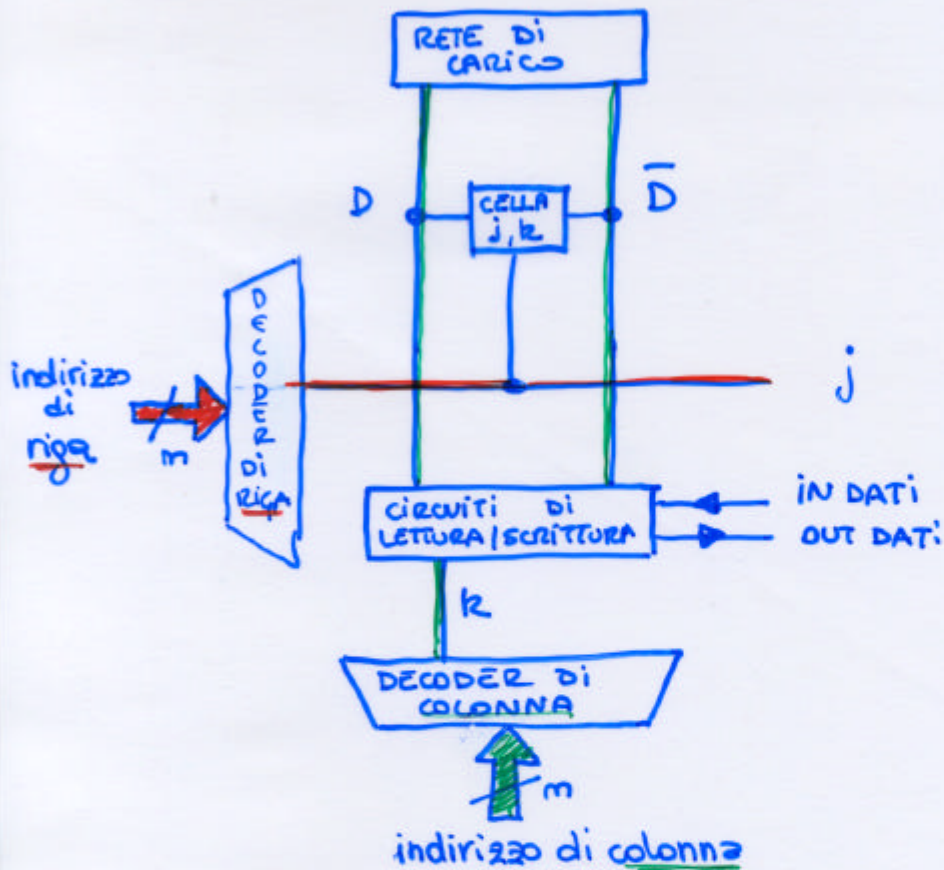


* MEMORIE RAM STATICHE (SRAM)

L'elemento base di una SRAM è un flip-flop che consente di memorizzare un livello logico 1 o 0 in modo PERMANENTE fino a che il dispositivo è alimentato.



AD ESEMPIO:

SRAM indirizzabile con parole a 16 bit

↳ 8 bit x righe
8 bit x colonne

- DECODER 8 → $2^8 = 256$
- 256 amplificatori di lettura/scrittura
- $2^8 \times 2^8$ CELLE DI MEMORIA
 $2^8 \times 2^8 = 65.536$
→ 64 kbit
(m.b. $k = 2^{10}$ bit = 1024 bit)

- da riga abilita tutte le celle connesse a quella riga
- da colonna selezionato definisce la cella su cui eseguire le operazioni di lettura/scrittura
- Ogni colonna fornisce sia il dato D che il suo negato \bar{D} per facilitare le operazioni di lettura/scrittura
- Gli amplificatori di lettura/scrittura sono abilitati dal decoder di colonna che opera come un Mux perché permette anche l'instadamento dei dati alla linea abilitata.