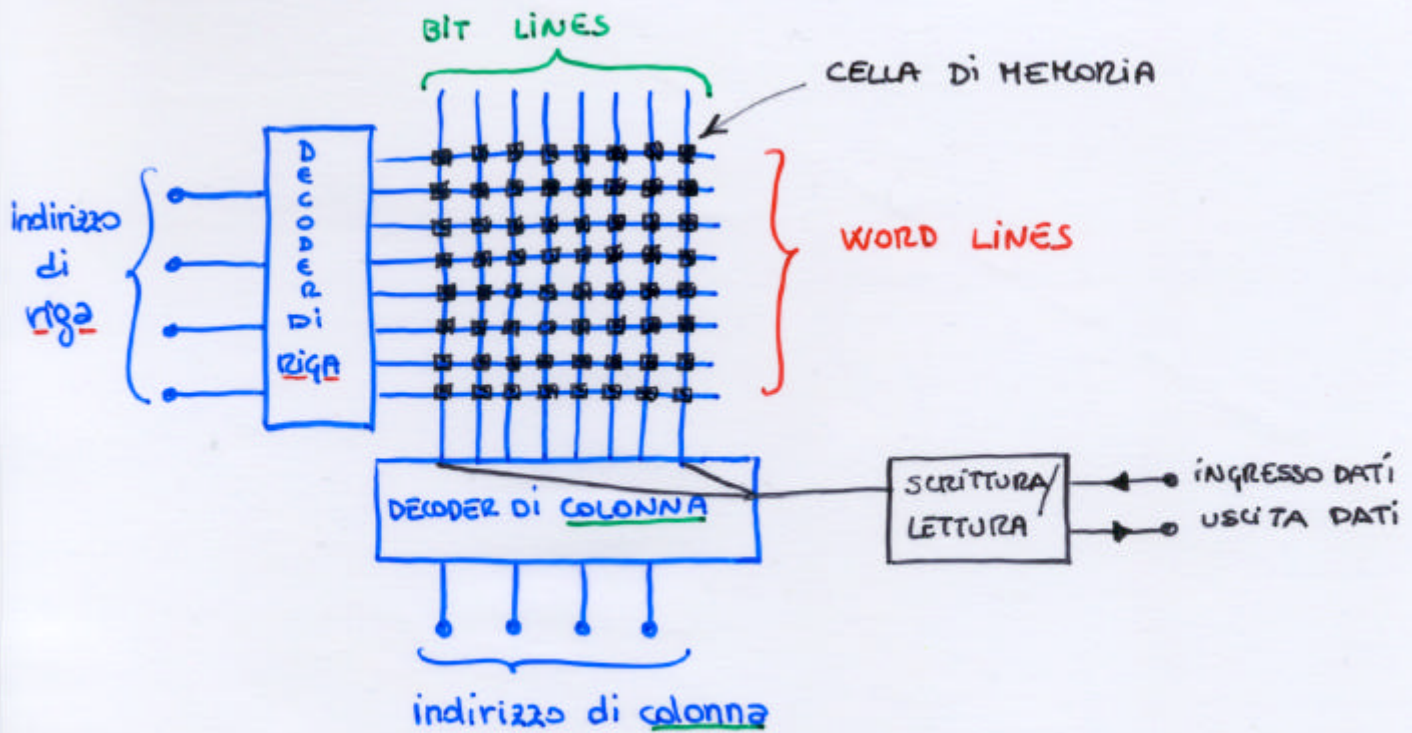


MEMORIE A LETTURA E SCRITTURA RAM



- **INDIRIZZAMENTO BIDIMENSIONALE DELLE CELLE** : mediante opportune parole di indirizzo di m -bit vengono selezionate sia le righe che le colonne della matrice solitamente quadrata (2^m righe \times 2^m colonne) mediante opportuni decodificatori di riga e colonna.
- Le operazioni di lettura/scrittura avvengono tramite le **COLONNE** della matrice, dette **BIT LINES**
- **SOTTOINSIEMI FONDAMENTALI DI UNA RAM** :
 - decodificatori di riga.
 - decodificatori di colonna.
 - celle elementari di memoria.
 - circuiti di lettura e scrittura.