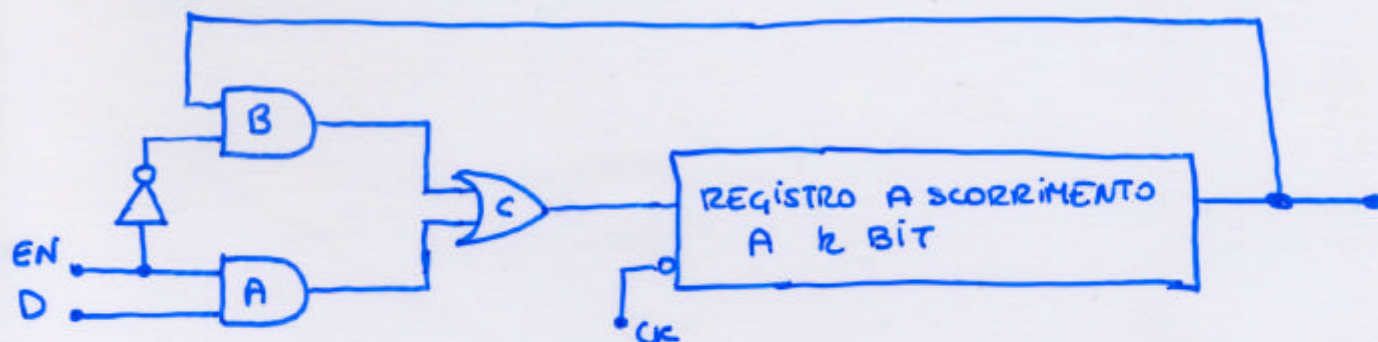


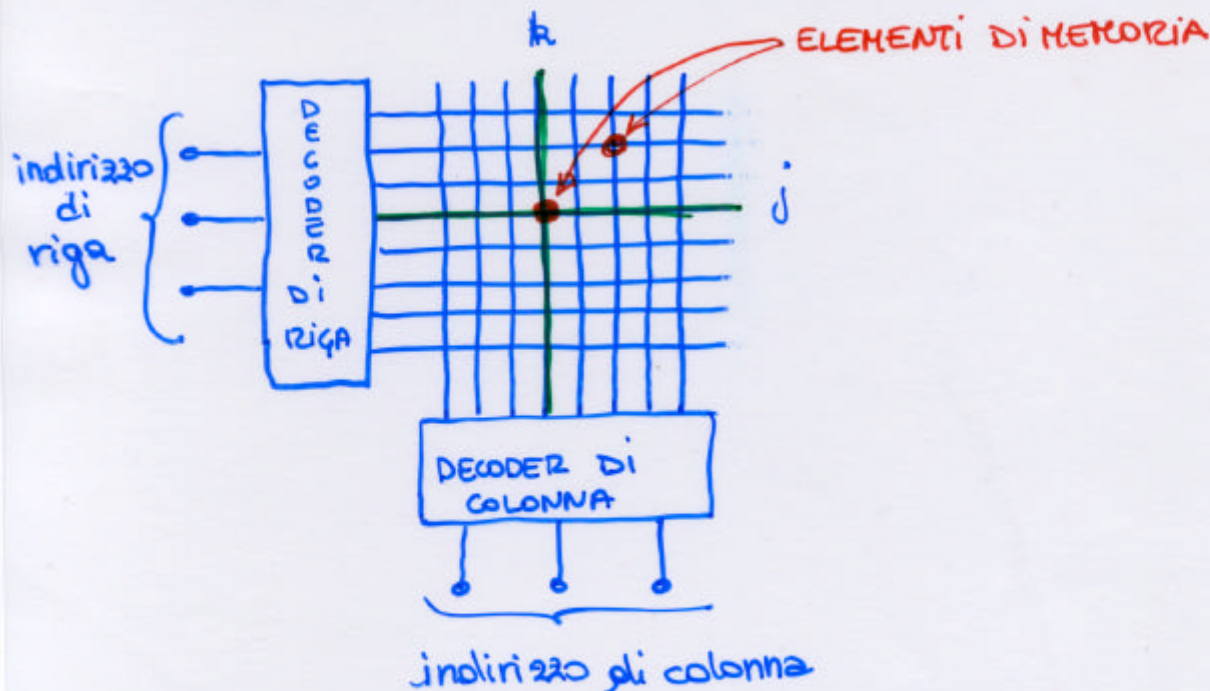
MEMORIA SEQUENZIALE A k BIT CON REGISTRO A SCORRIMENTO



$EN=1 \Rightarrow$ • CARICAMENTO SEQUENZIALE DEI DATI
(necessari k colpi di clock)
• DISABILITATO IL RICIRCOLO DEI DATI

$EN=0 \Rightarrow$ • AND B ABILITATA \rightarrow ricircolo dei dati a partire dall'istante in cui si presenta il primo dei bit incamerati
• AND A DISABILITATA \rightarrow disabilitata l'immissione dei dati.

ORGANIZZAZIONE A MATRICE DELLE RAM



\hookrightarrow L'accesso all'informazione contenuta nella cella C_{jk} è ottenuta abilitando la riga j e la colonna k che corrispondono alla locazione jk