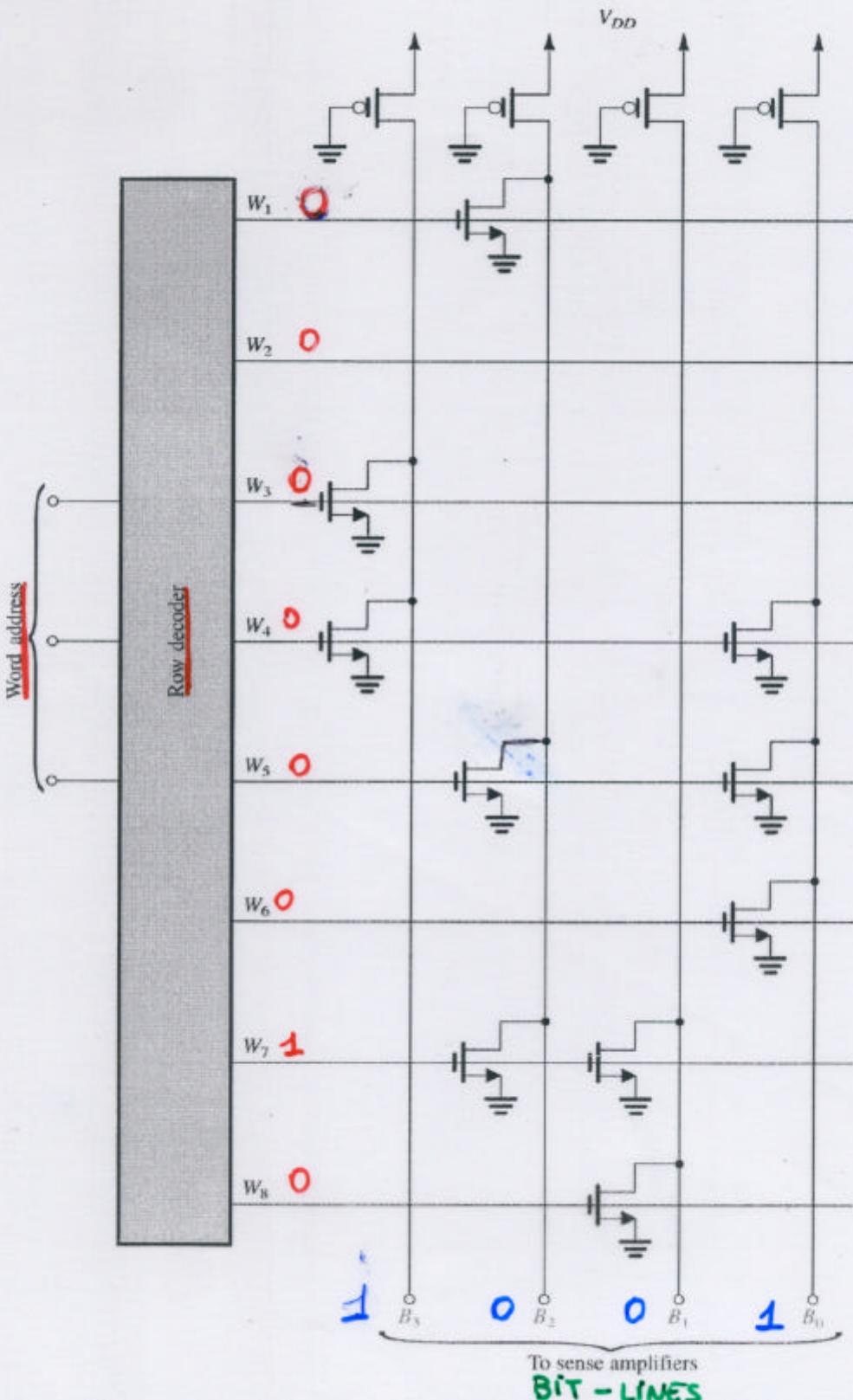


# STRUTTURA DI UNA ROM CMOS $2^3$ bit $\times$ 4 bit



- se all'incrocio di una word-line con una bit-line non vi è un MOS pilotato dalla word-line  $\Rightarrow$  livello alto della bit-line all'reversata non è invertito
- se all'incrocio di una word-line con una bit-line vi è un MOS pilotato dalla word-line  $\Rightarrow$  conduce quando la word line è alta e porta la bit-line al livello basso