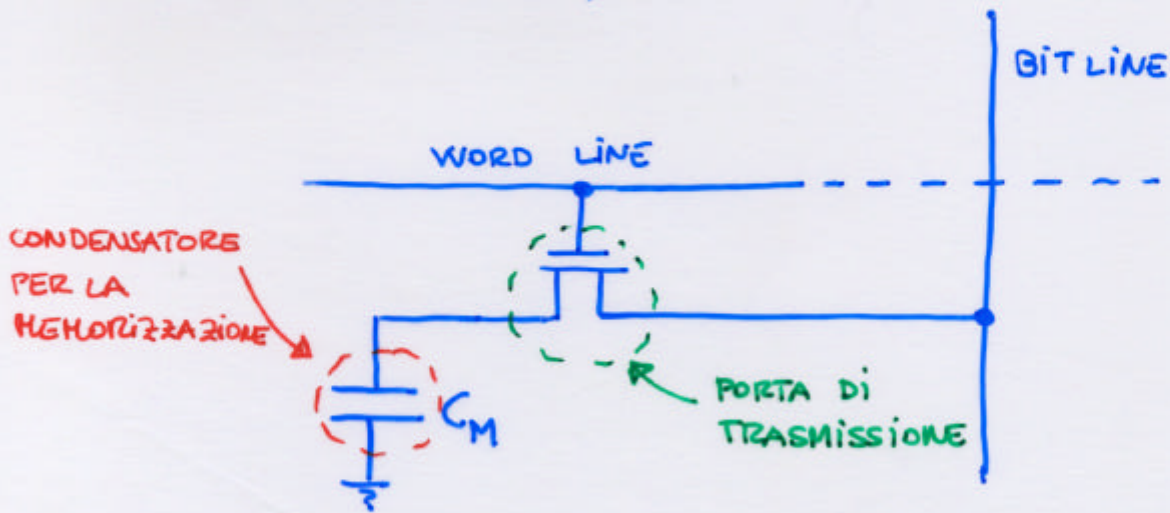


* MEMORIE RAM DINAMICHE (DRAM)

La cella base di una RAM dinamica è molto più compatta e semplice di quella di una SRAM:



- SCRITTURA

- si seleziona la WORD LINE
- si applica il bit da memorizzare alla BIT LINE voluta



La porta di Trasmissione è aperta (cortocircuito) e il bit è immagazzinato nella capacità C_M che si porta ad una certa tensione (0 o V_{DD}) in funzione del livello logico presente sulla bit-line.